



(12) ОПИСАНИЕ ИЗОБРЕТЕНИЯ К ЕВРАЗИЙСКОЙ ЗАЯВКЕ

(43) Дата публикации заявки
2019.12.30

(51) Int. Cl. *H02M 3/335* (2006.01)
H02M 1/34 (2007.01)

(22) Дата подачи заявки
2018.06.01

(54) УСТРОЙСТВО ИМПУЛЬСНОГО ТРАНЗИСТОРНОГО ПРЕОБРАЗОВАТЕЛЯ И СПОСОБ РЕКУПЕРАЦИИ ЭНЕРГИИ РАССЕЯНИЯ ТРАНСФОРМАТОРА

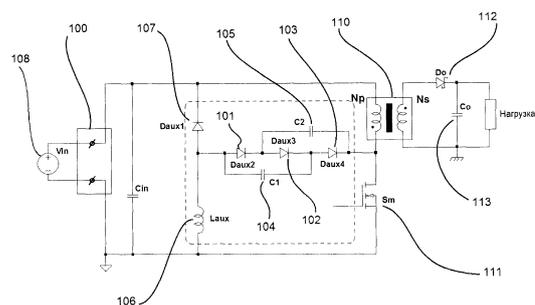
(96) KZ2018/033 (KZ) 2018.06.01

(71) Заявитель:
АО "КАЗАХСТАНСКО-
БРИТАНСКИЙ ТЕХНИЧЕСКИЙ
УНИВЕРСИТЕТ" (KZ)

(72) Изобретатель:
Джунусбеков Ерлан Жандарбекович,
Оразбаев Саги Амзеевич (KZ)

(57) Изобретение относится к электротехнике, в частности к силовой импульсной преобразовательной технике, и касается способа и устройства ограничения напряжения без потерь на транзисторном импульсном ключе, нагруженном на нагрузку с паразитной индуктивностью. Устройство импульсного транзисторного преобразователя, включающее последовательно включенные нагрузку, импульсный ключ и входной терминал; первую электрическую цепь, включающую первый и второй конденсаторы; первый диод, подключенный последовательно к первой цепи; дроссель, подключенный к точке соединения первого диода к первой цепи, и причем последовательные первый диод и первая цепь подключены параллельно к нагрузке так, что первая цепь подключена к точке соединения нагрузки к импульсному ключу, а дроссель и первый диод подключены параллельно к входному терминалу так, что первый диод выпрямляет ток в сторону положительного электрода входного терминала, и отличающееся тем, что первая цепь: дополнительно включает последовательно вклю-

ченные второй, третий и четвертый диоды такие, что выпрямляют ток в направлении, противоположном первому диоду; первый конденсатор включен параллельно со вторым и третьим диодами, второй конденсатор включен параллельно с третьим и четвертым диодами. Способ рекуперации энергии рассеяния трансформатора обратного преобразователя с использованием заявленного устройства и источника питания, в котором конденсаторы первой цепи при разряде включаются параллельно, а при заряде включаются последовательно, удваивая обратное напряжение для перематчивания трансформатора. Технический результат - расширение диапазона скважности импульсного ключа, при котором заявленное устройство имеет возможность работать в режиме непрерывного тока рекуперировующего дросселя, и, как следствие, повышение эффективности рекуперации энергии магнитного поля рассеяния высокочастотного трансформатора.



Устройство импульсного транзисторного преобразователя и способ рекуперации энергии рассеяния трансформатора

Изобретение относится к электротехнике, в частности, к силовой импульсной преобразовательной технике, и касается способа и устройства ограничения напряжения без потерь на транзисторном импульсном ключе, нагруженным на индуктивную нагрузку либо нагрузку с паразитной индуктивностью. Изобретение может быть использовано для проектирования высокоэффективных по мощности импульсных источников питания, светодиодных драйверов, микроинверторов фотоэлектрических панелей, корректоров коэффициента мощности и т.д. на основе топологии обратного преобразователя.

Топология обратного преобразователя является привлекательной для широкого применения, поскольку обладает такими достоинствами, как простота, недорогая реализация и высокая надежность, что особенно важно для преобразователей подключаемых к общей сети распределения электроэнергии. Топология имеет ряд присущих ей недостатков, среди которых неидеальное сцепление магнитных потоков обмоток трансформатора. Хотя материалы магнитных сердечников непрерывно улучшаются, технология изготовления трансформатора остается без изменений, потому основной недостаток, связанный с конструкцией - индуктивность рассеяния - пока существенно не устраняется. Индуктивность рассеяния сказывается на высоковольтных выбросах напряжения силовых транзисторов при выключении и на потерях связанных с энергией рассеяния магнитного поля. Предпринимается множество попыток схемотехнически как можно дешевле и эффективнее решить вопрос подавления и ограничения скачков напряжения.

В научной литературе широко известен простой способ ограничения напряжения с помощью, так называемого, RCD снаббера (RCD snubber), состоящего из последовательного соединенных емкости и диода, включенных параллельно обмотке трансформатора, и резистора включенного параллельно емкости. При выключении основного транзистора ток перенаправляется через диод схемы ограничителя напряжения (снаббера) на емкость снаббера, таким образом, напряжение на транзисторе ограничивается напряжением на емкости поглощающей избыточный ток. Накапливаемая при каждой коммутации энергия в емкости снаббера непрерывно и безвозвратно разряжается через резистор снаббера. Недостатком подобной практики, являются существенные потери энергии рассеяния. Существуют решения позволяющие ограничить напряжение на основном ключе и при этом рекуперировать часть или всю, в теории, энергию связанную с рассеянием магнитного поля.

Наиболее близким аналогом заявляемого изобретения является устройство - "Не диссипативный LC ограничитель напряжения" (H02H7/122) заявленное в патенте США №4489373 от 18 декабря 1984 года. Упомянутый патент описывает устройство снаббера (ограничителя напряжения) без потерь для использования в импульсных преобразователях, включающее: источник постоянного напряжения; по крайней мере, один управляемый ключ, напряжение на котором необходимо ограничить; основную индуктивность соединенную с упомянутым ключом; нагрузку и обратный шунтирующий диод, и отличающуюся тем, что включает улучшения: емкость, первый диод и вспомогательную индуктивность включенные последовательно в цепь и так, что полученная цепь включена параллельно основному ключу, причем первый вывод емкости подключен к соединению упомянутого ключа с упомянутой основной индуктивностью; второй диод подключен между вторым выводом упомянутой емкости и положительным потенциалом упомянутого источника постоянного напряжения, причем упомянутые первый и второй диоды ориентированы полярностью так, что блокируют ток упомянутого постоянного источника, приложенного к цепи образуемой упомянутыми диодами и индуктивностью. Как заявлено в патенте нагрузкой может быть трансформатор, в частности трансформатор обратного преобразователя (flyback), подключенной последовательно с упомянутым ключом, тогда упомянутой основной индуктивностью будет индуктивность рассеяния трансформатора. В установившемся режиме с трансформатором flyback известная схема работает следующим образом:

1. При выключении управляемого ключа индуктивность рассеяния трансформатора (основная индуктивность) будет поддерживать ток в первичной обмотке, заряжая емкость снаббера через второй диод. Одновременно под обратным напряжением на обмотке, то есть под напряжением заряжаемой емкости, ток в первичной обмотке будет разворачиваться, ток вторичной обмотки будет нарастать. Когда ток первичной обмотки трансформатора спад до нуля, второй диод закрылся, и теперь емкость разряжается током вспомогательной индуктивности. Ток вспомогательной индуктивности разряжает саму вспомогательную индуктивность, без потерь разряжает емкость снаббера, протекает по первичной обмотке трансформатора, передавая без потерь энергию на вторичную сторону.

2. При замыкании (открытии) управляемого ключа, емкость снаббера оказывается параллельно подключенной к вспомогательной индуктивности, и разряжается без потерь на вспомогательную индуктивность через первый диод.

В теории, известное устройство не имеет потерь мощности, в реальности имеются существенные потери связанные с высокими действующими значениями токов в

вспомогательной индуктивности, емкости снаббера, переключениях первого и второго диодов, переманивании вспомогательной индуктивности. Для увеличения КПД снаббера было бы желательно снизить действующие значения токов, что было бы достигнуто, если вспомогательная индуктивность работала в режиме непрерывных токов. Недостатком известного устройства является то, что устройство не всегда может работать в режиме непрерывных токов вспомогательного дросселя. Например, если время открытого состояния управляемого ключа больше времени закрытого его состояния, тогда емкость снаббера будет больше разряжаться вспомогательным дросселем до значения напряжения недостаточного для запираания тока первичной обмотки, что может привести к выходу из строя всего электронного преобразователя. Таким образом, на практике известный снаббер не работает в режиме непрерывных токов. Индуктивность в известном устройстве подбирают достаточно маленького значения, чтобы гарантировать режим прерывных токов, что приводит к большим значениям действующих токов во всех компонентах снаббера, и как следствие, к ограниченной эффективности по рекуперации энергии. Кроме того последовательно с индуктивностью включают диод, являющийся причиной дополнительных потерь, для предотвращения обратного тока, и снижения реактивной составляющей.

Наиболее близким аналогом заявляемого изобретения является устройство - "Обратно-прямоходовой преобразователь с недиссипативным ограничителем напряжения" (H02M 3/335, H02M 3/156) заявленное в патенте США №9362831B2 от 7 июня 2016 года. Известное устройство характеризуется наличием цепей ограничения напряжения без потерь аналогично описанному выше известному устройству за исключением того, что применяются для двух трансформаторной схемы преобразователя, причем один трансформатор обратноходовой другой прямоходовой, fly-forward схема. Недостатком известного устройства, как и в выше описанном известном устройстве, является то, что устройство не всегда может работать в режиме непрерывных токов вспомогательного дросселя.

Наиболее близким аналогом заявляемого изобретения являются устройства - "Устройство ограничения напряжения и способ для преобразователя постоянного напряжения" (H02M) заявленное в заявке WO№02/41479A2 на патент ВОИС от 23 мая 2002 года, и "Устройство рекуперации энергии индуктивности рассеяния и способ для обратноходового преобразователя" (H02M 3/335) заявленное в патенте США №6473318B1 от 29 октября 2002 года. Оба устройства применяют эквивалентные схемы ограничения напряжения на основном ключе и рекуперации энергии индуктивной нагрузки, в

частности энергии индуктивности рассеяния высокочастотных трансформаторов. Известные устройства отличаются от рассмотренных выше тем, что вместо вспомогательной индуктивности в снаббере используется дополнительная обмотка трансформатора нагрузки, или другими словами, вспомогательная индуктивность интегрирована с трансформатором нагрузки. Это дает то преимущество, что при замыкании основного управляемого ключа емкость снаббера разряжается на вспомогательную обмотку трансформатора, тем самым энергия обратно передается в накопление магнитной энергии трансформатора для последующей передачи на вторичную сторону в следующем такте работы ключа, когда основной ключ закрыт. Однако применяемая схема рекуперации энергии имеет схожую топологию в сравнении с предыдущими, аналогичную логику работы, и страдает тем же недостатком, что не может быть использован в режиме непрерывных токов для снижения потерь при скважности основного ключа более 0.5.

Задачами, на решение которых направлено предлагаемое изобретение, является обеспечение режима работы непрерывного тока для индуктивно-емкостной схемы ограничения напряжения в широком диапазоне скважности основного ключа. Задача достигается введением схемы рекуперации с удвоением обратного напряжения, значение которого было бы достаточно для размагничивания индуктивности нагрузки при скважности основного импульсного ключа более 0.5, а ток дросселя схемы рекуперации при этом мог бы быть непрерывным.

Техническим результатом станет повышение эффективности рекуперации энергии магнитного поля рассеяния высокочастотного трансформатора.

Техническое решение задачи предлагается за счет использования способа рекуперации энергии рассеяния трансформатора в импульсном преобразователе, включающем, по крайней мере, последовательно включенные однополярный источник электрического питания, нагрузку и импульсный ключ, **использующего:**

по крайней мере, одну первую электрическую цепь включающую, по крайней мере, один первый конденсатор и один второй конденсатор, по крайней мере, по одному второму, третьему и четвертому диоду такие, что второй, третий и четвертый диоды электрически последовательно подключены, а первый конденсатор включен параллельно со вторым и третьим диодами, второй конденсатор включен параллельно с третьим и четвертым диодами;

по крайней мере, один первый диод, электрически подключенный последовательно к первой цепи;

по крайней мере, одну вторую электрическую цепь включающую, по крайней мере, один дроссель, и вторая цепь электрически подключена к электроду последовательного соединения первого диода к первой цепи,

и причем последовательно включенные первый диод и первая цепь электрически подключены параллельно к упомянутой нагрузке так, что первая цепь подключена к электроду последовательного соединения упомянутой нагрузки к упомянутому импульсному ключу, а вторая цепь и первый диод электрически подключены параллельно к упомянутому источнику питания таким образом, что первый диод ориентирован в направлении выпрямления тока в сторону положительного электрода источника питания, а второй, третий и четвертый диоды первой цепи имеют одну ориентацию для выпрямления тока в направлении противоположном направлению первого диода последовательно включенного с первой цепью,

в котором: на первом цикле, открытого импульсного ключа, первый и второй конденсаторы первой цепи, включаются параллельно и разряжаются на упомянутый дроссель второй цепи через соответственно второй и четвертый диоды первой цепи;

на втором цикле, закрытого импульсного ключа, сначала ток нагрузки перенаправляется через первый диод в первую цепь, запасая энергией упомянутые конденсаторы, пока энергия индуктивности нагрузки разряжается, при этом ток упомянутого дросселя частично либо полностью рекуперирован в упомянутый источник питания в течении времени пока, хотя бы, энергия индуктивности нагрузки не иссякла,

и отличающегося тем, что на втором цикле, пока энергия индуктивности нагрузки разряжается в первую цепь, первый и второй конденсаторы оказываются последовательно включены через третий диод первой цепи, тем самым увеличивается эффективное обратное напряжение приложенное к нагрузке, что позволяет при значениях скважности импульсного ключа более 50% не нарушить работу преобразователя и в тоже время обеспечить режим непрерывного тока для упомянутого дросселя второй цепи.

Техническое решение задачи предлагается, так же, за счет использования устройства импульсного транзисторного преобразователя, **включающее:**

по крайней мере, одну нагрузку, по крайней мере, один контролируемый импульсный ключ и, по крайней мере, один входной терминал для подключения к источнику однополярного электрического питания такие, что упомянутые нагрузка, импульсный ключ и входной терминал электрически подключены последовательно;

по крайней мере, одну первую электрическую цепь включающую, по крайней мере, один первый конденсатор и один второй конденсатор;

по крайней мере, один первый диод, электрически подключенный последовательно к первой цепи;

по крайней мере, одну вторую электрическую цепь включающую, по крайней мере, один дроссель, и вторая цепь электрически подключена к электроду последовательного соединения первого диода к первой цепи,

и причем последовательно включенные первый диод и первая цепь электрически подключены параллельно к упомянутой нагрузке так, что первая цепь подключена к электроду последовательного соединения упомянутой нагрузки к упомянутому импульсному ключу, а вторая цепь и первый диод электрически подключены параллельно к упомянутому входному терминалу так, что первый диод ориентирован в направлении выпрямления тока в сторону положительного электрода упомянутого входного терминала,

и отличающуюся тем, что: первая электрическая цепь дополнительно включает, по крайней мере, по одному второму, третьему и четвертому диоду такие, что второй, третий и четвертый диоды электрически последовательно подключены и имеют одну ориентацию для выпрямления тока в направлении противоположном направлению первого диода последовательно включенного с первой цепью; первый конденсатор первой цепи включен параллельно со вторым и третьим диодами, второй конденсатор первой цепи включен параллельно с третьим и четвертым диодами.

Принципиальные блок-схемы реализаций заявленного технического решения показаны на фиг.1 и на фиг.2.

Фиг.3, фиг.4, фиг.5, фиг.6 приведены для пояснения работы заявленного устройства с реализацией по фиг.1 и показывают эквивалентные схемы на циклах работы устройства в течении периода переключения основного импульсного ключа. Фиг.3 - эквивалентная схема первого цикла работы устройства. Фиг.4 - эквивалентная схема второго цикла работы устройства, когда действует паразитная индуктивность. Фиг.5 - эквивалентная схема второго цикла работы устройства, когда энергия паразитной индуктивности иссякла, а скважность импульсного ключа менее 0.5. Фиг.6 - эквивалентная схема второго цикла работы устройства, когда энергия паразитной индуктивности иссякла, а скважность импульсного ключа более 0.5.

На фиг.7 показана блок-схема заявленного устройства в применении к обратногоходовому преобразователю.

На фиг.8 показана блок-схема заявленного устройства в применении к прямоходовому преобразователю.

На фиг.9 показана блок-схема заявленного устройства в применении к обратногоходовому преобразователю с вспомогательным дросселем интегрированным с трансформатором.

На фиг.1 наглядно поясняется что, заявленное устройство рекуперации энергии рассеяния трансформатора импульсного преобразователя собственно состоит: из первой электрической цепи, включающей последовательно соединенные второй диод 101, третий диод 102 и четвертый диод 103, первый конденсатор 104, включенный параллельно диодам 101 и 102, второй конденсатор 105, включенный параллельно диодам 102 и 103; из второй электрической цепи включающей дроссель 106; из первого диода 107. Причем первый диод 107 и первая цепь соединены последовательно, и вместе подключены параллельно нагрузке 110 таким образом, что первая цепь подключена к точке соединения нагрузки 110 и импульсного ключа 111. Вторая цепь, включающая дроссель 106 подключена к точке последовательного соединения первого диода 107 и первой цепи, таким образом, что диод 107 и вторая цепь оказываются включенными параллельно входному терминалу 100 и источнику питания 108. На фиг.1 показан случай когда исток основного импульсного ключа 111 привязан к потенциалу принятому за постоянный нулевой, таким образом источник питания 108 нагружен на последовательно включенные нагрузку 110 и импульсный ключ 111, причем электроды с положительным потенциалом источника 108 и терминала 100 оказываются соединены с катодом диода 107. На фиг.1 показан конденсатор 109, который можно применить и включить параллельно входному терминалу для снижения импеданса источника на высоких частотах. Другая реализация заявляемого устройства показана на фиг.2, когда источник питания 108 нагружен на последовательно включенные импульсный ключ 111 и нагрузку 110 так, что исток импульсного ключа 111 привязан к плавающему потенциалу, а электроды с отрицательным потенциалом источника 108 и терминала 100 оказываются соединены с анодом диода 107. Причем в двух показанных реализациях на фиг.1 и фиг.2 второй 101, третий 102 и четвертый 103 диоды первой цепи имеют одно направление проводимости и противоположную направлению проводимости первого диода 107. В реализациях на фиг.1 и фиг.2 нагрузкой может быть резистивная нагрузка с паразитной индуктивностью, может быть индуктивная нагрузка, может быть трансформатор, у которого вторичная сторона нагружена на вторичные цепи, а первичная обмотка используется для подключения соответственно по схеме на фиг.1 или по схеме на фиг.2.

Заявленный способ и работу заявленного устройства поясним на примере реализации показанной на фиг.1. Общим требованием для работы всех преобразователей в установившемся режиме является требование соблюдения вольт-секундного баланса для

всех индуктивных компонентов преобразователя в течении периода работы импульсных ключей. То есть напряжение на емкостях 104 и 105 должно быть достаточным для перемагничивания индуктивности 106 и индуктивности нагрузки 110. Предположим, что напряжение на конденсаторах 104 и 105 одинаковое, равно U_x и достаточно большое. При открытии управляемого импульсного ключа 111, первый цикл на фиг.3, нагрузка 110 подключается к источнику питания, при этом конденсаторы 104 и 105 разряжаются через открытый ключ 111 и соответственно через диоды 103 и 101 на дроссель 106, а диоды 102 и 107 на фиг.1 заперты. Заметим, что вспомогательные конденсаторы 104 и 105 оказываются параллельно включенными, а вольт-секундный интеграл первого цикла действующий на дроссель 106 равен $U_x * D * T$, где D - скважность, а T - период импульсного ключа 111. При закрытии ключа 111, второй цикл на фиг.4, из-за индуктивности нагрузки 110 ток не прерывается и перенаправляется через диод 107 в первую цепь заряжая конденсаторы 104 и 105 на время пока энергия индуктивности нагрузки не иссякнет, одновременно через диод 107 дроссель 106 разряжается на источник 108, таким образом без потерь рекуперировав обратно в источник энергию принятую от конденсаторов 104 и 105 в предыдущем, первом цикле. Заметим, что пока ток индуктивности нагрузки 110 течет через диод 107 конденсаторы 104 и 105 оказываются включенными последовательно, удваивая обратное напряжение для перемагничивания нагрузки или трансформатора-нагрузки. Если напряжение U_x достаточно большое то, ток нагрузки иссякает за время меньшее времени второго цикла, диод 107 закроется, а ток индуктивности 106 в оставшееся до начала первого цикла время потечет по первой цепи в нагрузку, смотрите фиг.5, а конденсаторы 104 и 105 окажутся подключенными параллельно друг другу. Таким образом, теперь энергия дросселя 106 и конденсаторов 104 и 105 без потерь рекуперирована прямо в нагрузку. Но эквивалентная схема на фиг.5 будет действительна, если напряжение U_x больше обратного напряжения трансформатора-нагрузки, и тогда диоды 101 и 103 соответственно проводят. Такое возможно при скважности D импульсного ключа менее 0.5 в большинстве случаев, например, как для случая обратного преобразователя. Однако при скважности более 0.5 напряжение U_x будет менее обратного напряжения нагрузки или трансформатора обратного преобразователя, и тогда диоды 101 и 103 будут закрыты после того, как энергия индуктивности нагрузки иссякнет, как показано на фиг.6, а дроссель 106 будет продолжать рекуперировать энергию на входной источник 108. При больших значениях скважности вспомогательные конденсаторы 104 и 105 будут больше разряжаться на дроссель 106, их напряжение будет уменьшаться. При больших значениях скважности D импульсного ключа, время второго цикла $(1-D)*T$ для перемагничивания

индуктивности нагрузки сокращается, а диод 107 будет открыт практически все время второго цикла и эквивалентная схема на фиг.6 будет доминирующей, тогда вольт-секундный интеграл второго цикла для дросселя 106 почти равен $-U_{in}(1-D)T$. Найдем значение U_x при больших D . Поскольку ток вспомогательного дросселя 106 должен быть непрерывным для увеличения эффективности заявленного устройства рекуперации, то для дросселя 106 можно записать вольт-секундный баланс за весь период $U_x \cdot D \cdot T = U_{in}(1-D)T$, отсюда находим равновесное значение напряжения для вспомогательных конденсаторов 104 и 105, $U_x = U_{in}(1-D)/D$. Видно, что при больших значениях скважности напряжение на конденсаторах может разряжаться вспомогательным дросселем 106 до малых значений и не достаточных для перематничивания нагрузки, что будет приводить к нарушению работы преобразователя, увеличению потерь и нежелательным катастрофическим последствиям. Мало того при увеличении скважности величина необходимого напряжения перематничивания для нагрузки возрастает, поскольку время приложения обратного напряжения падает согласно $(1-D) \cdot T$. В заявленном устройстве на втором цикле, пока индуктивность нагрузки перематничивается, вспомогательные конденсаторы 104 и 105 включены последовательно, и к нагрузке приложено обратное напряжение равное $2 \cdot U_x$, что в два раза выше значения обратного напряжения для случаев описанных выше известных устройств рекуперации. Это позволяет увеличить диапазон рабочих значений скважности импульсного ключа по сравнению с известными устройствами с сохранением условия непрерывности тока для вспомогательного дросселя 106 и без нарушения работы преобразователя. В известных устройствах невозможно обеспечить работу импульсного преобразователя со скважностью основного ключа равной или выше 0.5 и одновременно наилучшие условия рекуперации энергии паразитной индуктивности.

Преимуществом предложенного решения является то, что оптимальные преобразователи, с точки зрения уменьшения действующих значений токов и увеличения эффективности по мощности, рассчитываются на работу с номинальной скважностью около 0.5, а заявленное устройство позволит работу преобразователя около значений скважности равной 0.5 и при этом будет иметь наилучшую эффективность рекуперации энергии индуктивности нагрузки так, как дроссель заявленного устройства рекуперации имеет возможность работать в режиме непрерывного тока. Кроме того, нет необходимости использовать вспомогательный диод последовательно включенный к упомянутому дросселю.

В качестве нагрузки в заявленном устройстве может быть трансформатор включенный по схеме подобной обратногоходовому преобразованию, например, с несимметрично нагруженной первичной индуктивностью (SEPIC), или собственно

обратноходовой преобразователь (Flyback). На фиг.7 показана одна из реализаций заявленного устройства и его применение в схеме обратноходового преобразователя с гальванической развязкой. На фиг.7 показано, что в качестве импульсного ключа 111, может использоваться транзистор, в данном случае полевой. В качестве нагрузки 110 применяется трансформатор со вторичной цепью включенной по схеме обратноходового преобразователя. Вторичная цепь содержит выпрямляющий диод 112, конденсатор 113 для сглаживания пульсаций и может быть подключена нагрузка.

В качестве нагрузки в заявленном устройстве может быть трансформатор включенный по схеме прямоходового преобразователя (Forward), как показано на фиг.8. На фиг.8 показано одна из реализаций заявленного устройства, когда в качестве нагрузки 110 используется трансформатор, включенный по схеме прямоходового преобразователя. На фиг.8 дополнительно введены выпрямительный диод 114, выходной дроссель 115.

В заявленном устройстве упомянутая вторая цепь может включать дополнительно вспомогательный диод соединенный последовательно с вспомогательным дросселем 106 устройства рекуперации, причем последовательность включения может быть любой и вспомогательный диод включен так, что выпрямляет ток в направлении положительного электрода входного терминала и/или положительного электрода однополярного источника питания.

В заявленном устройстве вспомогательный дроссель 106 может быть интегрирован с трансформатором, то есть представляет собой дополнительную вспомогательную обмотку трансформатора, имеющую сцепление магнитного потока с первичной обмоткой трансформатора, как показано на фиг.9. В качестве вспомогательной индуктивности 106 используется дополнительная обмотка N_{aux} трансформатора 110.

Вспомогательный дроссель или вспомогательная обмотка, используемая в качестве вспомогательного дросселя, может иметь ответвление для питания других внешних или внутренних цепей устройства, например, схемы управления и т.п. На фиг.9 показано, что питание некоторой схемы 116, например, контроллера импульсного ключа, осуществляется вспомогательной обмоткой 106 с ответвлением через диод 117.

Заявленное устройство может включать датчик тока последовательно соединенный с импульсным ключом, для измерения тока проходящего через импульсный ключ или последовательно соединенным с нагрузкой для измерения тока нагрузки.

В заявленном устройстве в качестве источника однополярного напряжения может быть сетевой выпрямитель, например, диодный мост или корректор мощности, активный или пассивный.

Устройство импульсного транзисторного преобразователя
и способ рекуперации энергии рассеяния трансформатора

Формула

1. Способ рекуперации энергии рассеяния трансформатора в импульсном преобразователе включающем, по крайней мере, последовательно включенные однополярный источник электрического питания, нагрузку и импульсный ключ, **использующий:**

по крайней мере, одну первую электрическую цепь включающую, по крайней мере, один первый конденсатор и один второй конденсатор, по крайней мере, по одному второму, третьему и четвертому диоду такие, что второй, третий и четвертый диоды электрически последовательно подключены, а первый конденсатор включен параллельно со вторым и третьим диодами, второй конденсатор включен параллельно с третьим и четвертым диодами;

по крайней мере, один первый диод, электрически подключенный последовательно к первой цепи;

по крайней мере, одну вторую электрическую цепь включающую, по крайней мере, один дроссель, и вторая цепь электрически подключена к электроду последовательного соединения первого диода к первой цепи,

и причем последовательно включенные первый диод и первая цепь электрически подключены параллельно к упомянутой нагрузке так, что первая цепь подключена к электроду последовательного соединения упомянутой нагрузки к упомянутому импульсному ключу, а вторая цепь и первый диод электрически подключены параллельно к упомянутому источнику питания таким образом, что первый диод ориентирован в направлении выпрямления тока в сторону положительного электрода источника питания, а второй, третий и четвертый диоды первой цепи имеют одну ориентацию для выпрямления тока в направлении противоположном направлению первого диода последовательно включенного с первой цепью,

в котором: на первом цикле, открытого импульсного ключа, первый и второй конденсаторы первой цепи, включаются параллельно и разряжаются на упомянутый дроссель второй цепи через соответственно второй и четвертый диоды первой цепи;

на втором цикле, закрытого импульсного ключа, сначала ток нагрузки перенаправляется через первый диод в первую цепь, запасая энергией упомянутые конденсаторы, пока энергия индуктивности нагрузки разряжается, при этом ток упомянутого дросселя частично либо полностью рекуперирован в упомянутый источник питания в течение времени пока, хотя бы, энергия индуктивности нагрузки не иссякла,

и отличающийся тем, что на втором цикле, пока энергия индуктивности нагрузки разряжается в первую цепь, первый и второй конденсаторы оказываются последовательно включены через третий диод первой цепи, тем самым увеличивается эффективное обратное напряжение приложенное к нагрузке, что позволяет при значениях скважности импульсного ключа более 50% не нарушить работу преобразователя и в тоже время обеспечить режим непрерывного тока для упомянутого дросселя второй цепи.

2. Способ по пункту 1, в котором упомянутый импульсный ключ содержит, по крайней мере, один полевой транзистор с возможностью управления от широтно-импульсного или частотно-импульсного модулирующего контроллера.

3. Способ по пункту 1, в котором вторая электрическая цепь включает, по крайней мере, один пятый вспомогательный диод последовательно электрически подключенный к упомянутому вспомогательному дросселю, причем пятый вспомогательный диод полярно ориентирован так, что выпрямляет ток в положительного электрода упомянутого однополярного источника электрического питания.

4. Способ по пункту 1, в котором упомянутая нагрузка включает, по крайней мере, один, трансформатор, причем первичная обмотка упомянутого трансформатора включена последовательно с упомянутыми источником питания и импульсным ключом.

5. Способ по пункту 4, в котором упомянутый трансформатор используется по топологии обратного преобразования, например, Flyback или SEPIC.

6. Способ по пункту 4, в котором упомянутый трансформатор используется по топологии прямоходового преобразования, например, Forward.

7. Способ по пункту 4, в котором вспомогательный дроссель интегрирован с упомянутым трансформатором, то есть представляет собой вспомогательную обмотку, имеющую сцепление магнитного потока с первичной обмоткой упомянутого трансформатора.

8. Устройство импульсного транзисторного преобразователя, **включающее:**

по крайней мере, одну нагрузку, по крайней мере, один контролируемый импульсный ключ и, по крайней мере, один входной терминал для подключения к источнику однополярного электрического питания такие, что упомянутые нагрузка, импульсный ключ и входной терминал электрически подключены последовательно;

по крайней мере, одну первую электрическую цепь включающую, по крайней мере, один первый конденсатор и один второй конденсатор;

по крайней мере, один первый диод, электрически подключенный последовательно к первой цепи;

по крайней мере, одну вторую электрическую цепь включающую, по крайней мере, один дроссель, и вторая цепь электрически подключена к электроду последовательного соединения первого диода к первой цепи,

и причем последовательно включенные первый диод и первая цепь электрически подключены параллельно к упомянутой нагрузке так, что первая цепь подключена к электроду последовательного соединения упомянутой нагрузки к упомянутому импульсному ключу, а вторая цепь и первый диод электрически подключены параллельно к упомянутому входному терминалу так, что первый диод ориентирован в направлении выпрямления тока в сторону положительного электрода упомянутого входного терминала,

и отличающуюся тем, что: первая электрическая цепь дополнительно включает, по крайней мере, по одному второму, третьему и четвертому диоду такие, что второй, третий и четвертый диоды электрически последовательно подключены и имеют одну ориентацию для выпрямления тока в направлении противоположном направлению первого диода последовательно включенного с первой цепью; первый конденсатор первой цепи включен параллельно со вторым и третьим диодами, второй конденсатор первой цепи включен параллельно с третьим и четвертым диодами.

9. Устройство по пункту 8, включающее, по крайней мере, один дополнительный конденсатор, включенный параллельно упомянутому входному терминалу.

10. Устройство по пункту 8, в котором упомянутый импульсный ключ содержит, по крайней мере, один полевой транзистор с возможностью управления от широтно-импульсного или частотно-импульсного модулирующего контроллера.

11. Устройство по пункту 8, в котором вторая электрическая цепь включает, по крайней мере, один вспомогательный диод последовательно электрически подключенный к упомянутому дросселю, причем упомянутый вспомогательный диод полярно ориентирован так, что выпрямляет ток в направлении положительного электрода упомянутого входного терминала.

12. Устройство по пункту 8, в котором упомянутая нагрузка включает, по крайней мере, один трансформатор, причем первичная обмотка упомянутого трансформатора включена последовательно с упомянутыми входным терминалом и импульсным ключом.

13. Устройство по пункту 12, в котором упомянутый трансформатор включен по топологии обратного преобразования, например, Flyback.

14. Устройство по пункту 12, в котором упомянутый трансформатор включен по топологии с несимметрично нагруженной первичной индуктивностью, SEPIC.

15. Устройство по пункту 12, в котором упомянутый трансформатор включен по топологии прямоходового преобразования, например, Forward.

16. Устройство по пункту 12, в котором вспомогательный дроссель интегрирован с упомянутым трансформатором, то есть представляет собой вспомогательную обмотку, имеющую сцепление магнитного потока с первичной обмоткой упомянутого трансформатора.

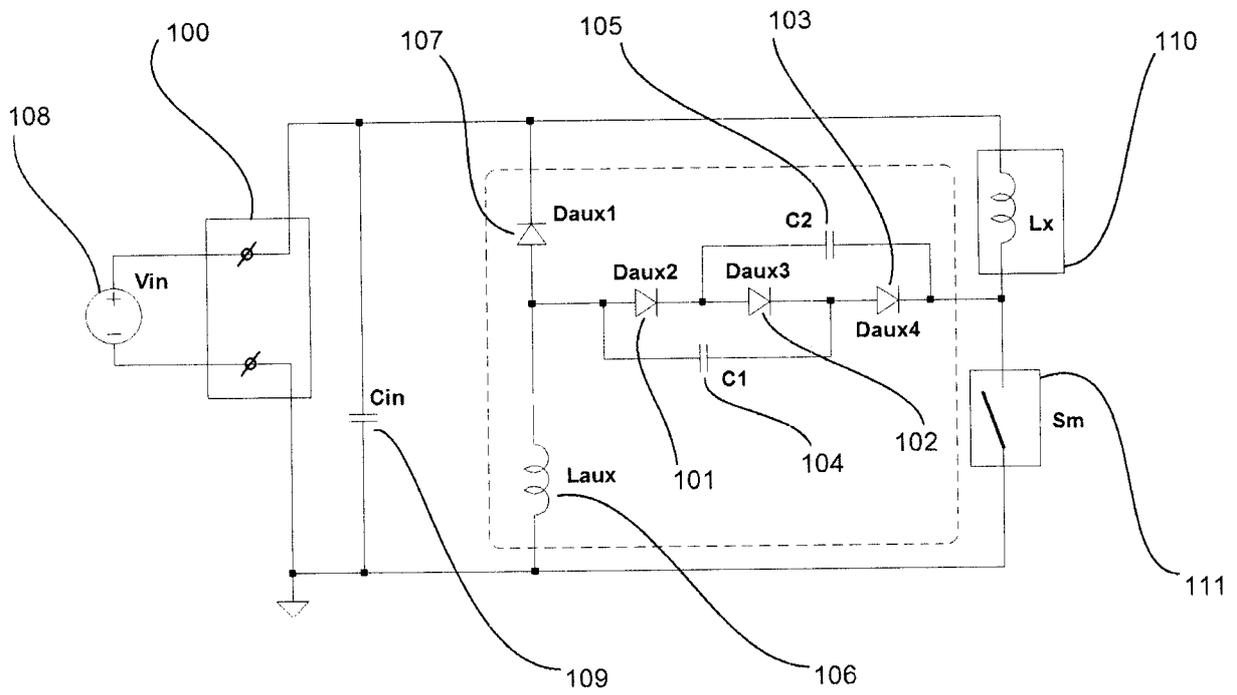
17. Устройство по пункту 8, в котором упомянутый вспомогательный дроссель имеет ответвление для питания внешних или внутренних электрических цепей заявленного устройства.

18. Устройство по пункту 16, в котором упомянутая вспомогательная обмотка трансформатора имеет ответвление для питания внешних или внутренних электрических цепей заявленного устройства.

19. Устройство по пункту 8, включающее, по крайней мере, один датчик тока электрически последовательно включенный с импульсным ключом.

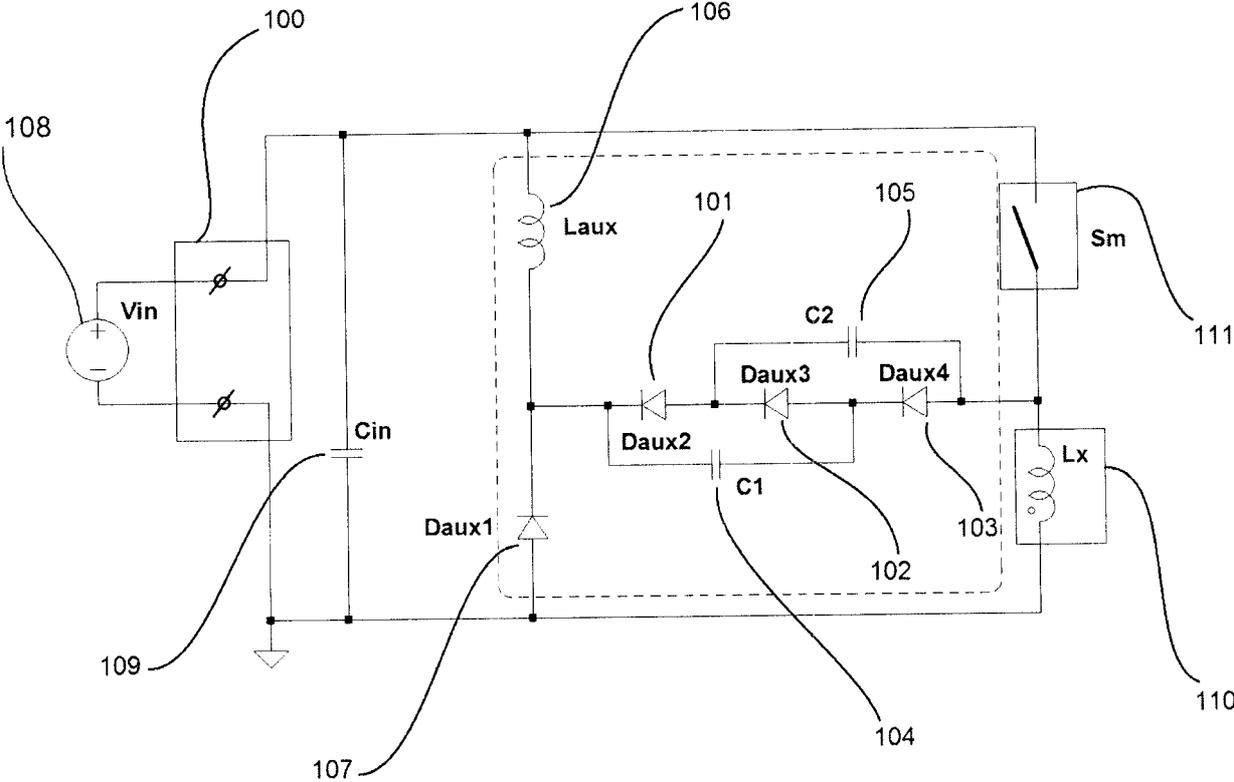
20. Устройство по пункту 8, включающее, по крайней мере, один источник однополярного напряжения, которое может включать сетевой выпрямитель, например, диодный мост и/или корректор мощности, активный или пассивный.

Принципиальная блок-схема



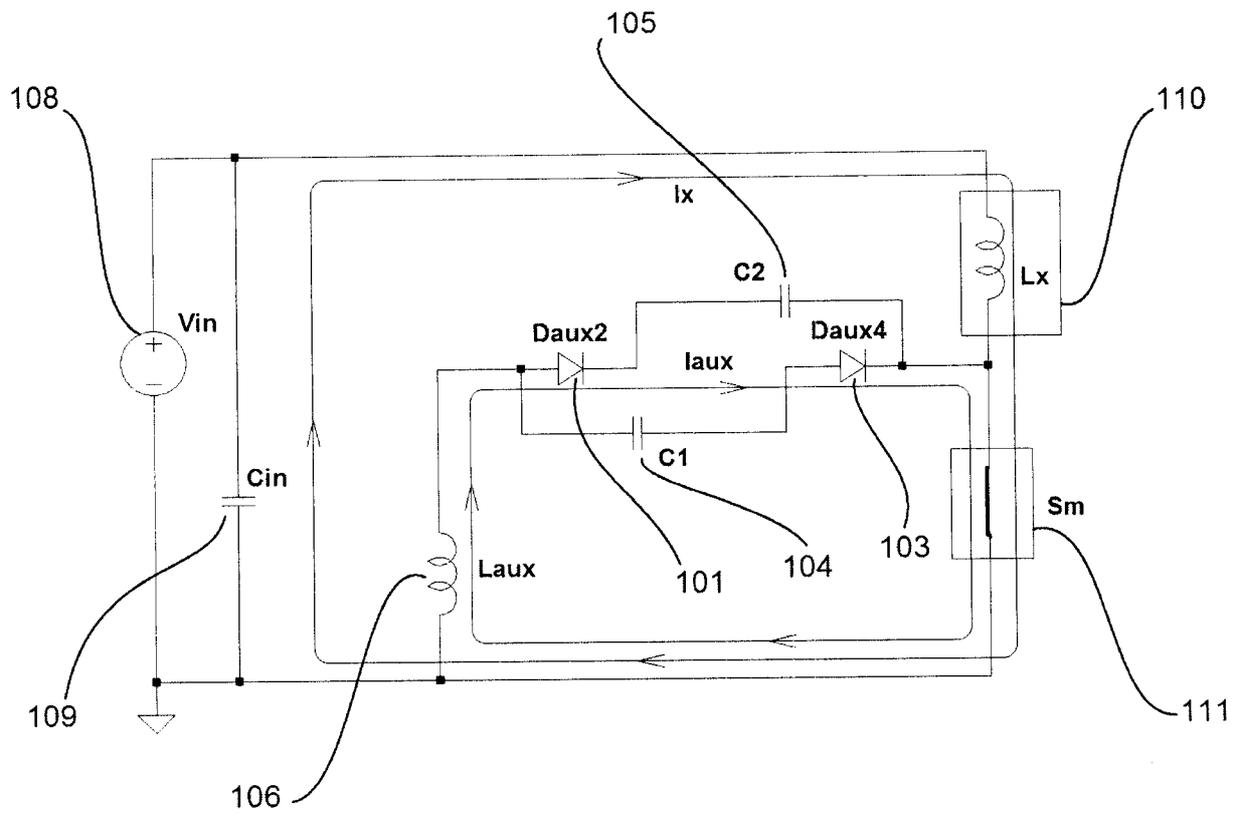
Фиг.1

Принципиальная блок-схема



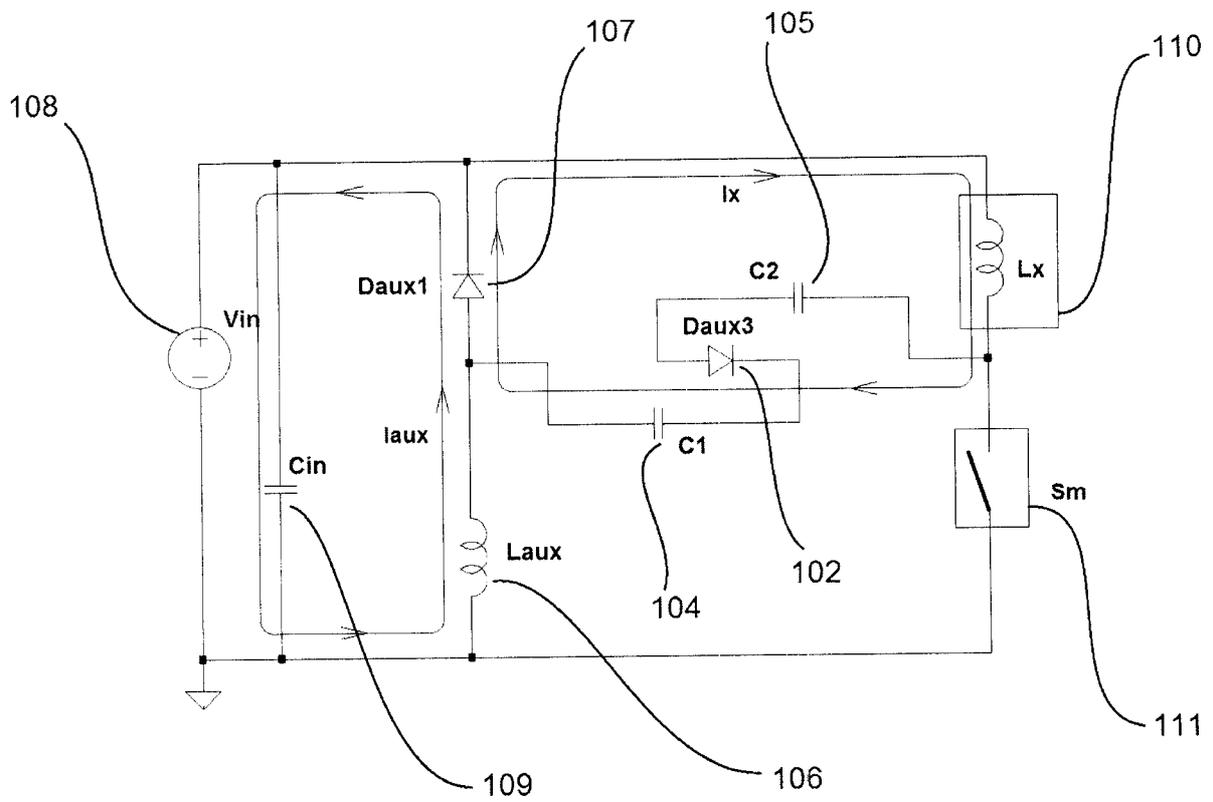
Фиг.2

Эквивалентная схема первого цикла
работы заявленного устройства



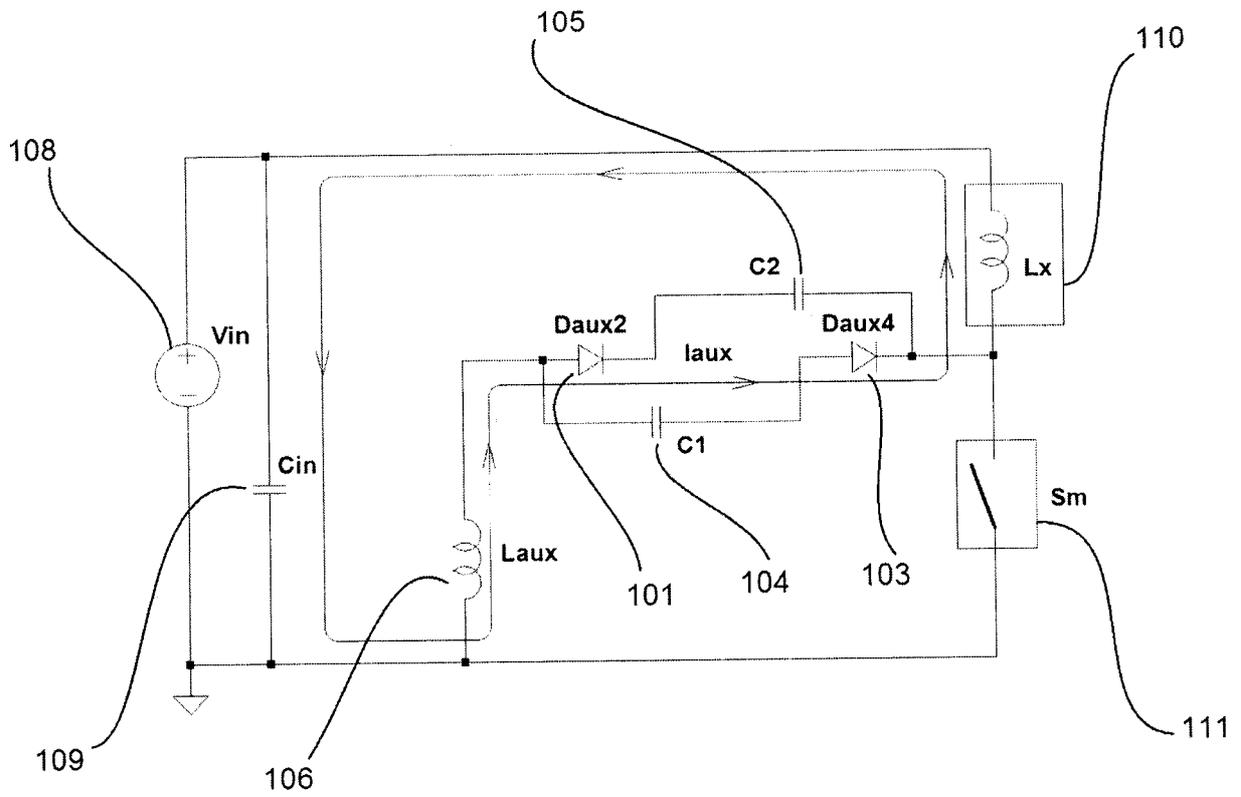
Фиг.3

Эквивалентная схема второго цикла
работы заявленного устройства



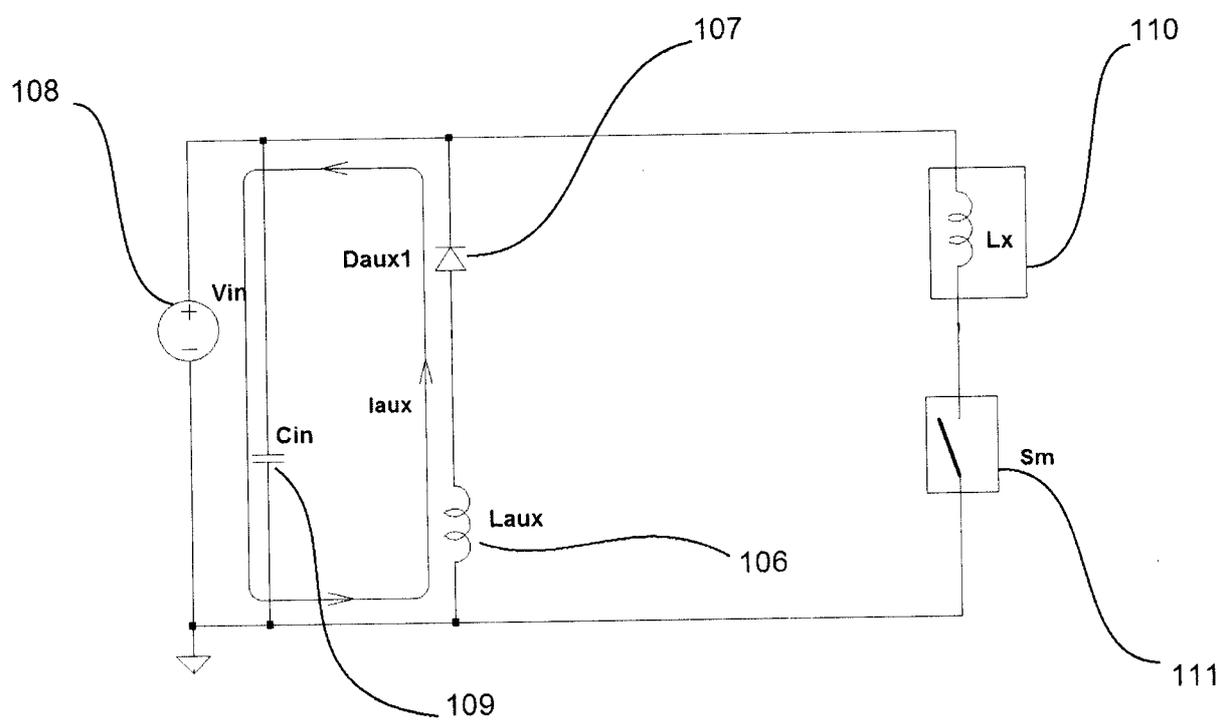
Фиг.4

Эквивалентная схема второго цикла
работы заявленного устройства



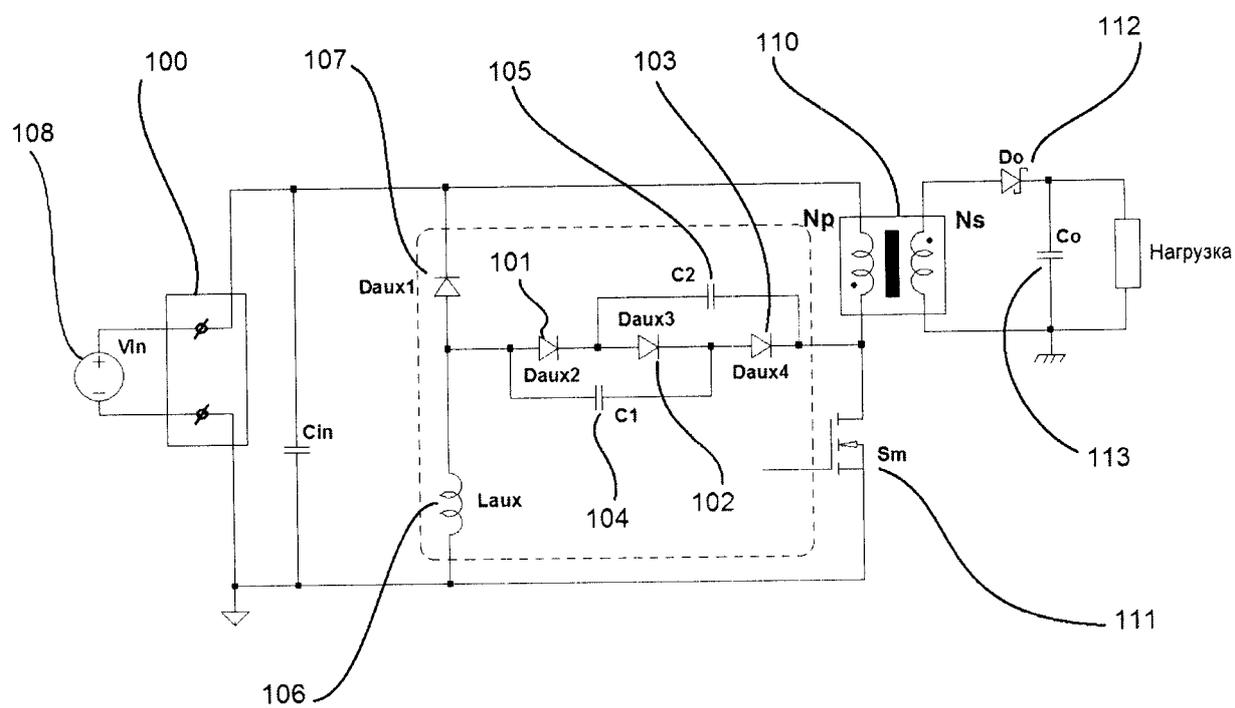
Фиг.5

Эквивалентная схема второго цикла
работы заявленного устройства



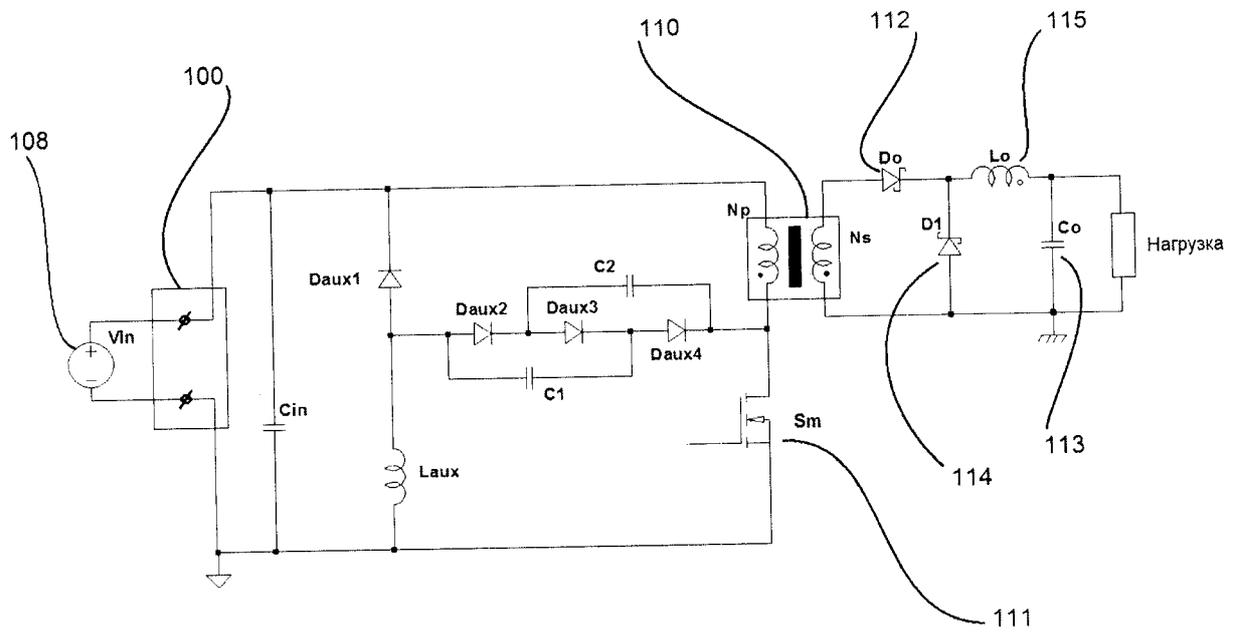
Фиг.6

Обратноходовой преобразователь (Flyback)



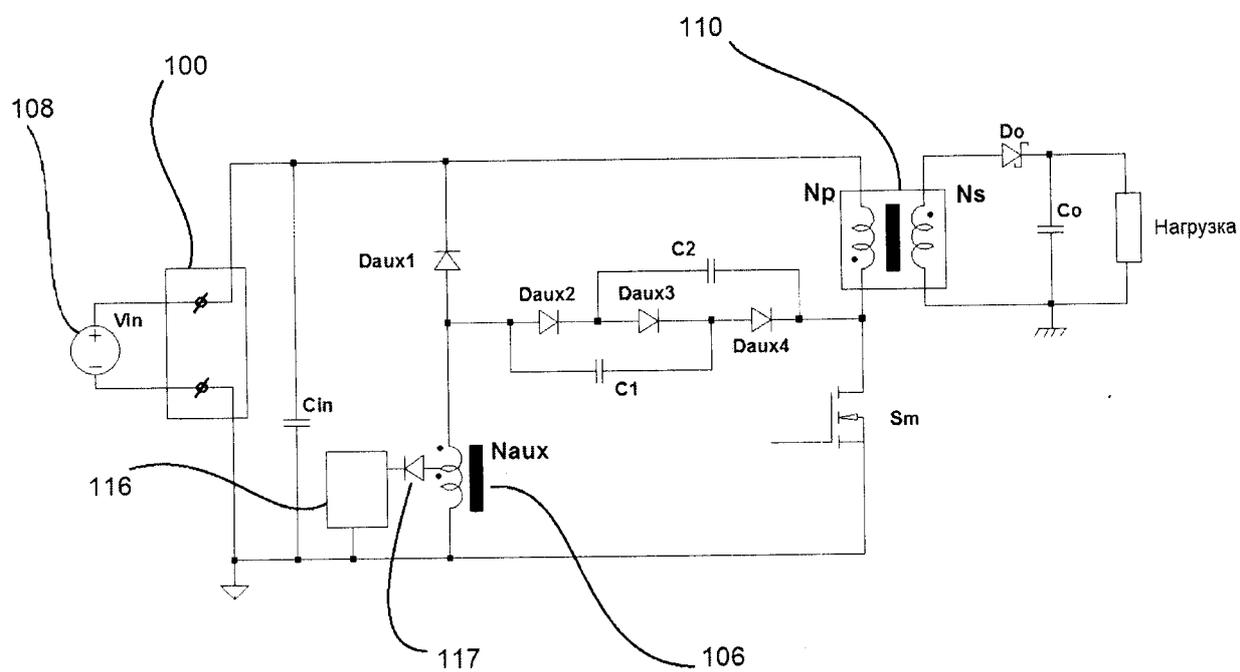
Фиг.7

Прямоходовой преобразователь (Forward)



Фиг.8

Обратноходовой преобразователь (Flyback)
с вспомогательной обмоткой



Фиг.9

ЕВРАЗИЙСКОЕ ПАТЕНТНОЕ ВЕДОМСТВО

ОТЧЕТ О ПАТЕНТНОМ
ПОИСКЕ(статья 15(3) ЕАПК и правило 42
Патентной инструкции к ЕАПК)

Номер евразийской заявки:

201800349

Дата подачи: 01 июня 2018 (01.06.2018)		Дата испрашиваемого приоритета:	
Название изобретения: Устройство импульсного транзисторного преобразователя и способ рекуперации энергии рассеяния трансформатора			
Заявитель: АО "КАЗАХСТАНСКО-БРИТАНСКИЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ"			
<input type="checkbox"/> Некоторые пункты формулы не подлежат поиску (см. раздел I дополнительного листа)			
<input type="checkbox"/> Единство изобретения не соблюдено (см. раздел II дополнительного листа)			
А. КЛАССИФИКАЦИЯ ПРЕДМЕТА ИЗОБРЕТЕНИЯ:			
МПК:	<i>H02M 3/335</i> (2006.01)	СПК:	<i>H02M 3/335</i> (2013-01)
	<i>H02M 1/34</i> (2007.01)		<i>H02M 1/34</i> (2013-01)
			<i>H02M 2001/346</i> (2013-01)
Согласно Международной патентной классификации (МПК) или национальной классификации и МПК			
Б. ОБЛАСТЬ ПОИСКА:			
Минимум просмотренной документации (система классификации и индексы МПК) H02M 3/325, 3/335, 1/34, 1/40			
Другая проверенная документация в той мере, в какой она включена в область поиска:			
В. ДОКУМЕНТЫ, СЧИТАЮЩИЕСЯ РЕЛЕВАНТНЫМИ			
Категория*	Ссылки на документы с указанием, где это возможно, релевантных частей		Относится к пункту №
A	US 6115271 A (CHAN HO SIMMON MO) 05.09.2000		1-20
A	US 8482941 B2 (SIEMENS AKTIENGESELLSCHAFT) 09.07.2013		1-20
A	RU 2168838 C1 (ООО "СИЛОВАЯ ЭЛЕКТРОНИКА") 10.06.2001		1-20
A	RU 2617716 C1 (ЗАКРЫТОЕ АКЦИОНЕРНОЕ ОБЩЕСТВО "СВЯЗЬ ИНЖИНИРИНГ") 26.04.2017		1-20
A	US 20110063876 A1 (STMICROELECTRONICS (TOURS) SAS) 17.03.2011		1-20
<input type="checkbox"/> последующие документы указаны в продолжении графы В			
<input type="checkbox"/> данные о патентах-аналогах указаны в приложении			
* Особые категории ссылочных документов:			
"А"	документ, определяющий общий уровень техники		"Г"
"Е"	более ранний документ, но опубликованный на дату подачи евразийской заявки или после нее		более поздний документ, опубликованный после даты приоритета и приведенный для понимания изобретения
"О"	документ, относящийся к частному раскрытию, экспонированию и т.д.		"Х"
"Р"	документ, опубликованный до даты подачи евразийской заявки, но после даты испрашиваемого приоритета		документ, имеющий наиболее близкое отношение к предмету поиска, порочащий новизну или изобретательский уровень, взятый в отдельности
"D"	документ, приведенный в евразийской заявке		"У"
			документ, имеющий наиболее близкое отношение к предмету поиска, порочащий изобретательский уровень в сочетании с другими документами той же категории
			"&"
			документ, являющийся патентом-аналогом
			"L"
			документ, приведенный в других целях
Дата действительного завершения патентного поиска:		04 февраля 2019 (04.02.2019)	
Наименование и адрес Международного поискового органа: Федеральный институт промышленной собственности РФ, 125993, Москва, Г-59, ГСП-3, Бережковская наб., д. 30-1. Факс: (499) 243-3337, телетайп: 114818 ПОДАЧА		Уполномоченное лицо:  Л. В. Андреева Телефон № (499) 240-25-91	